CERTIFIED COPY OF PRIORITY DOCUMENT

日本国特許庁 PATENT OFFICE JAPANESE GOVERNMENT



別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日 Date of Application:

2000年 5月 8日

出 顧 番 号 Application Number:

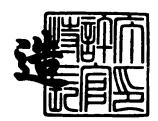
特願2000-134830

出 願 / Applicant (s):

ソニー株式会社

2001年 3月23日

特許庁長官 Commissioner, Patent Office 及川耕



出証番号 出証特2001-3022586

特2000-134830

【書類名】

特許願

【整理番号】

0000192002

【提出日】

平成12年 5月 8日

【あて先】

特許庁長官殿

【国際特許分類】

G11B 20/10

H04L 27/01

【発明者】

【住所又は居所】

東京都品川区北品川6丁目7番35号 ソニー株式会社

内

【氏名】

瀧口 雅史

【発明者】

【住所又は居所】

東京都品川区北品川6丁目7番35号 ソニー株式会社

内

【氏名】

家坂 一行

【特許出願人】

【識別番号】

000002185

【氏名又は名称】

ソニー株式会社

【代表者】

出井 伸之

【代理人】

【識別番号】

100080883

【弁理士】

【氏名又は名称】

松隈 秀盛

【電話番号】

03-3343-5821

【手数料の表示】

【予納台帳番号】

012645

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

特2000-134830

【物件名】

要約書 1

【包括委任状番号】 9707386

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 再生装置及び適応型等化回路

【特許請求の範囲】

【請求項1】 記録媒体からトラッキング制御を行わずに再生信号を取り出す再 生装置であって、

前記再生信号の等化を行う適応型等化回路を有し、

前記再生信号のエンベロープ値を求める検出手段を設け、

前記検出手段からのエンベロープ値に応じて前記適応型等化回路を制御する ことを特徴とする再生装置。

【請求項2】 請求項1記載の再生装置において、

前記適応型等化回路には、

前記再生信号を順次遅延する複数の単位遅延手段と、

これらの遅延信号をそれぞれ重み付けする複数の重み付け手段と、

これらの重み付けされた信号を加算する加算手段とを有し、

前記複数の重み付け手段の重み付け係数をそれぞれ前記再生信号に応じて変更 すると共に、

前記再生信号のエンベロープ値が所定値以上のときに前記重み付け手段での係数の変更を行うことを特徴とする再生装置。

【請求項3】 請求項2記載の再生装置において、

前記再生信号の任意の位相にロックした信号を形成する位相ロックループ手段 を設け、

前記位相ロックループ手段で位相ロックがされているときに前記重み付け手段 での係数の変更を行うことを特徴とする再生装置。

【請求項4】 入力信号を順次遅延する複数の単位遅延手段と、

これらの遅延信号をそれぞれ重み付けする複数の重み付け手段と、

これらの重み付けされた信号を加算する加算手段とを有し、

前記複数の重み付け手段の重み付け係数をそれぞれ前記入力信号に応じて変更 してなる適応型等化回路であって、

前記入力信号のエンベロープ値を求める検出手段を設け、

前記検出手段からのエンベロープ値が所定値以上のときに前記重み付け手段で の係数の変更を行う

ことを特徴とする適応型等化回路。

【請求項5】 請求項4記載の適応型等化回路において、

前記入力信号の任意の位相にロックした信号を形成する位相ロックループ手段 を設け、

前記位相ロックループ手段で位相ロックがされているときに前記重み付け手段 での係数の変更を行うことを特徴とする適応型等化回路。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は、例えばデジタル信号の再生に使用して好適な再生装置及び適応型等 化回路に関する。詳しくは、特に記録媒体からトラッキング制御を行わずに再生 信号を取り出している場合に、適応型等化回路での誤動作が生じないようにする ものである。

[0002]

【従来の技術】

例えばデジタル信号の再生においては、伝送路のインパルス応答を推定して再生信号の等化を行う適応型等化回路が用いられる。すなわちこのような適応型等化回路としては、例えば図3に示すように入力端子40に供給される再生信号が、直列接続された複数の単位遅延手段41~44に供給される。なお、図3では簡略化のため単位遅延手段を4段としたが、実際の装置では10段以上のものが用いられる。そしてこれらの単位遅延手段41~44の入力端及び出力端の信号がそれぞれ重み付け手段45~49に供給される。

[0003]

また、入力端子40に供給される再生信号が演算回路50に供給されて、例えばLMS (Least Mean Square =最小自乗法) アルゴリズムを用いて伝送路のインパルス応答を推定した重み付けの係数 $C_1 \sim C_5$ が求められる。そしてこの演算回路50で求められた係数 $C_1 \sim C_5$ が重み付け手段45~49に供給され、

単位遅延手段41~44からの信号にそれぞれの重み付けが行われる。さらにこれらの重み付け手段45~49からの信号が加算器51で加算されることよって再生信号の等化が行われ、等化された信号が出力端子52に取り出される。

[0004]

【発明が解決しようとする課題】

ところでデジタル信号の記録再生においては、例えば記録単位ごとにアドレスを付加して記録を行い、その記録トラックを倍以上の回数ずつ繰り返し再生して正常に再生された記録単位のみを取り出し、アドレスに従って再生信号を再構築することにより、例えば再生時のトラッキング制御を行わずに再生信号を取り出す手段が考えられている。これによれば、トラッキング制御のための構成や、その制御のために記録媒体上に制御信号を記録して置くなどの必要がなくなり、簡単な構成でデジタル信号の記録再生を行うことができるものである。

[0005]

すなわち図4において、ビデオカメラ等の映像及び音声信号源61からのこれらのアナログ信号が、アナログデジタル変換器(ADC)62でデジタル信号に変換されて圧縮/伸長回路63に供給される。そしてこの圧縮/伸長回路63と、バッファコントローラ64及びバッファメモリー65によって供給された信号の任意の圧縮が行われる。さらにこの圧縮された信号が誤り訂正符号(ECC)による変調/復調回路66に供給され、変調された信号が記録/再生回路67を通じて回転ドラム68上に設けられた磁気ヘッドHa、Hbに供給される。

[0006]

一方、装置全体の制御を行うシステムコントローラ70が設けられて、上述の 圧縮/伸長回路63、バッファコントローラ64、変調/復調回路66、記録/ 再生回路67等がそれぞれ状況に応じて制御されると共に、このシステムコント ローラ70とメカコントローラ71との間で交信が行われて、例えば磁気テープ 69の移送を行うモータ(M)等の駆動手段72が制御される。これによって、 記録/再生回路67からの信号が回転ドラム68の周面に沿って移送される磁気 テープ69上に斜めのトラックを形成するように記録される。

[0007]

さらに上述の磁気ヘッドHa、Hbにおいて、例えばそれぞれの磁気ギャップのアジマス角が回転ドラム68の回転方向に直交する角度から互いに逆向きに異なるようにされると共に、磁気ヘッドHbが磁気ヘッドHaで記録されたトラックの一部に重なりあう位置に記録を行うように配置される。これにより回転ドラム8の周面に沿って移送される磁気テープ69上には、例えば図5のAに示すようなトラックパターンが形成される。すなわち図5のAにおいて、トラック間のいわゆるガードバンドを無くした記録再生が行われる。

[0008]

あるいは上述の磁気ヘッド Ha、 Hbにおいて、それぞれの磁気ギャップのアジマス角が回転ドラム68の回転方向に直交する角度から互いに逆向きに異なるようにされると共に、磁気ヘッド Haは前回記録したトラックより2トラックピッチ先の位置に次のトラックの記録を行うと共に、磁気ヘッド Hbは磁気ヘッド Haで記録された次のトラックの1トラックピッチ後の位置に記録を行うように配置される。これにより回転ドラム8の周面に沿って移送される磁気テープ69上には、例えば図5のBに示すようなトラックパターンが形成される。

[0009]

すなわち図5のBにおいては、先に広い幅の磁気ヘッドHaで1トラック置きに記録トラックTa1、Ta2・・・の記録が行われ、その後に、この記録されているトラックの境界の部分に、磁気ヘッドHbで記録トラックTb1、Tb2・・・が記録される。これによって、磁気ヘッドHa、Hbのペアリングや記録ヘッド同士の相対的な位置関係、あるいは周ぶれや軸受け自体のの変動要素などが生じても、記録トラックTa1→Tb1、Tb1→Ta2の間隔が常に規定の間隔に保たれ、磁気テープ69上に規定のトラックパターンが形成される。

[0010]

従ってこれらの図5のA及びBのトラックパターンにおいては、いずれも上述のように磁気ギャップのアジマス角が違えられることによって、再生時に同じアジマス角の磁気ヘッドで再生を行うことで、隣接のトラックからのクロストークを減少させることができる。これによってトラック間のいわゆるガードバンドを無くした高記録密度の記録再生を行うことができる。そしてこのようなガードバ

ンドを無くしたトラックパターンに対しては、例えば再生時のトラッキング制御 を行わずに再生信号を取り出すことができるものである。

[0011]

すなわち上述の装置において、記録は、例えば回転ドラム68の1回転に1トラックずつ、磁気ヘッドHa、Hbで交互に行われる。これに対して、再生は、例えば回転ドラム68上に設けられた磁気ヘッドHc、Hdによって回転ドラム68の1回転に2トラックずつ行われる。これによって、磁気ヘッドHa、Hbで記録された各記録トラックが、磁気ヘッドHc、Hdで2度ずつ再生される。ここで磁気ヘッドHa、Hbは回転ドラム68の円周に対して45度の角度割りで設けられ、磁気ヘッドHc、Hdは180度の角度割りで設けられる。

[0012]

そしてこれらの磁気ヘッドHa~Hdに対して記録/再生回路67では、例えば図6に示すように信号の供給及び信号の取り出しが行われる。すなわち図6のAに示す回転ドラム68の1回転に対して、記録時には磁気ヘッドHa、Hbによって図6のB、Cに示すように記録が行われる。一方、再生時には磁気ヘッドHc、Hdによって図6のD、Eに示すように再生が行われる。これによって、回転ドラム68の1回転に1トラックずつ記録された記録トラックが、回転ドラム68の1回転に2トラックずつ再生される。

[0013]

すなわち磁気ヘッドHa、Hbによって記録された記録トラックは、磁気ヘッドHc、Hdによって2度ずつ再生される。そして例えば記録されるデジタルデータには、各記録単位ごとに任意のアドレス等が設けられ、例えば2度ずつ再生される再生信号の中から、正常に再生された記録単位のみを取り出してデジタルデータを再構築することができる。なおこのようなデジタルデータの再構築は、例えばECC変調/復調回路66での誤り訂正の復調と同時に、バッファコントローラ64及びバッファメモリー65との共同によって行うことができる。

[0014]

そして変調/復調回路66で再構築されたデジタルデータが圧縮/伸長回路6 3に供給されて、記録時に行われた圧縮を元に戻す伸長が行われる。さらに伸長 されたデジタル信号がデジタルアナログ変換器 (DAC) 73でアナログ信号に変換されて、例えば映像及び音声信号のアナログ信号が取り出される。そしてこの取り出された映像及び音声信号がテレビジョン受像機等の表示装置74に供給される。このようにして、例えば映像及び音声信号のデジタルデータによる記録及び再生が行われる。

[0015]

従ってこの装置によれば、記録時にはトラック間のいわゆるガードバンドを無くした高記録密度のトラックパターンが形成されると共に、再生時には各記録トラックが2度ずつ再生されて正常に再生された記録単位のみが取り出されることによって、特に再生時にいわゆるトラッキング制御を行う必要がなくなる。そしてさらに正常に再生された記録単位を例えばアドレスに従って再構築することによって、極めて簡単な構成で、良好なデジタルデータの記録再生を行うことができるものである。

[0016]

ところがこのようなトラッキング制御を行わない再生装置においては、再生信号は常に所定のレベル以上に保たれている訳ではなく、トラッキングが外れているときには再生信号のレベルが低下して、信号対雑音比(S/N)が極端に劣化していることがある。そこでそのような再生信号が、例えば図3に示したような適応型等化回路に供給されると、例えば演算回路50において上述のインパルス応答を推定した重み付けの係数 $C_1 \sim C_5$ を求める際の演算等が雑音によって誤動作し、誤った重み付けの係数 $C_1 \sim C_5$ が形成されてしまう恐れがある。

[0017]

なおこのような雑音による誤動作は、通常の再生装置によっても生じるものであるが、散発的に生じる雑音に対しては絶対数の多い正常な信号によって修復されるので大禍を生じることがないものである。しかしながら上述のようにトラッキング制御を行わない再生装置においては、頻繁に連続した雑音が生じることがシステム上で認められているものであり、上述の適応型等化回路での誤動作を避けることができない。このため従来は、トラッキング制御を行わない再生装置には適応型等化回路は採用できないものとされていた。

[0018]

この出願はこのような点に鑑みて成されたものであって、解決しようとする問題点は、従来の装置では、頻繁に連続した雑音が生じる場合には適応型等化回路で誤った重み付けの係数が形成されてしまう恐れがあり、このため例えばトラッキング制御を行わない再生装置には適応型等化回路を採用することができなかったというものである。

[0019]

【課題を解決するための手段】

このため本発明においては、入力信号のエンベロープ値を検出し、このエンベロープ値が所定値以上のときに適応型等化回路での重み付けの係数の変更を行うようにしたものであって、これによれば、頻繁に連続した雑音が生じた場合にも誤った重み付けが行われることがなくなり、例えばトラッキング制御を行わない再生装置においても良好に適応型等化回路を採用することができる。

[0020]

【発明の実施の形態】

ところで、例えば上述のようにトラッキング制御を行わずに取り出された再生信号と、そのエンベロープ波形を同時にパーソナルコンピュータに取り込み、エンベロープ情報による適応型等化回路の演算回路での制御の効果をシミュレーションにより調べてみた。評価方法は、エンベロープ値(ENV)の異なる再生信号を適応型等化回路に入力した場合の、適応型等化回路を通過後の信号のデジタル信号対雑音比(DSNR)が、入力信号に対してどれだけ改善したかを表す値(ΔDSNR:単位dB)を用いて比較した。

[0021]

すなわち評価の手順は次のようになる。

- ① 異なるエンベロープ値(ENV)をもつ再生信号を適応型等化回路の演算回路に入力し、それぞれ係数を計算する。
- ② ①で求めた係数によって等化回路をそれぞれ構成する。
- ③ 入力信号のデジタル信号対雑音比(DSNR)を求める。
- ④ ②の等化回路を通過後のデジタル信号対雑音比(DSNR)を求める。

⑤ ③、⑥の結果から改善値(ΔDSNR)を求める。

[0022]

この評価の結果を、エンベロープ値の異なる4つの場合(ケース1~4)について表1に示す。なお、表1中の値(ENV)は、シミュレーションに用いた区間のエンベロープ値の範囲を示す。また値(規格化ENV)は、再生ヘッドが記録トラックに一致して再生しているときに得られる再生信号のエンベロープの最大値(180)に対する上述の値(ENV)の割合を示している。

[0023]

【表1】

	ENV	規格化ENV	ΔDSNR
ケース1	140-160	78-89%	2. 18
ケース2	120-140	67-78%	2. 15
ケース 3	100-120	56-67%	2. 10
ケース4	65-100	36-56%	1. 0 1

[0024]

この表1において、改善値(ΔDSNR)は、適応型等化回路の演算回路で得られた係数によって決定されるものである。そしてこの表1の結果から、値(規格化ENV)が50%を越えるエンベロープ値(ENV)を持つ信号(ケース1~3)によって計算した結果得られた係数からは、略同じレベルの改善値(ΔDSNR)が得られたが、値(規格化ENV)が50%を下回るエンベロープ値(ENV)の信号(ケース4)によって計算された係数では、改善値(ΔDSNR)が半分以下になってしまうことが判明した。

[0025]

従って上述のケース4に相当するような再生信号では、適応型等化回路としての特性が劣化しており、例えば上述のようにトラッキング制御を行わずに取り出された再生信号をこのような適応型等化回路に通した場合には、充分なデジタル信号対雑音比の改善の効果が得られないことを示している。本発明は、このような点に鑑みてなされたものである。

[0026]

すなわち本発明は、記録媒体からトラッキング制御を行わずに再生信号を取り出す再生装置であって、再生信号の等化を行う適応型等化回路を有し、再生信号のエンベロープ値を求める検出手段を設け、検出手段からのエンベロープ値に応じて適応型等化回路を制御してなるものである。

[0027]

また本発明は、入力信号を順次遅延する複数の単位遅延手段と、これらの遅延信号をそれぞれ重み付けする複数の重み付け手段と、これらの重み付けされた信号を加算する加算手段とを有し、複数の重み付け手段の重み付け係数をそれぞれ入力信号に応じて変更してなる適応型等化回路であって、入力信号のエンベロープ値を求める検出手段を設け、検出手段からのエンベロープ値が所定値以上のときに重み付け手段での係数の変更を行うようにしてなるものである。

[0028]

以下、図面を参照して本発明を説明するに、図1は本発明を適用した再生装置の一実施形態の構成を示すブロック図である。なお、図1では本発明の要部について詳細に示し、他の部分については省略するが、その他の部分の構成は従来の技術で示した図4の構成と同等である。

[0029]

図1において、磁気テープ1から再生ヘッド2で再生された再生信号が再生アンプ3に供給され、この再生アンプ3からの信号がアナログ等化回路4を通じて自動利得制御回路5に供給される。そして利得制御された信号がアナログデジタル変換器(ADC)6に供給される。さらにこのアナログデジタル変換器6で変換されたデジタル信号が位相ロックループ(PLL)手段7に供給されて再生信号のデータクロックが抽出され、この抽出されたデータクロックが変換器6に供給されて再生信号のデジタル変換が行われる。

[0030]

また再生アンプ3からの信号がエンベロープ値を求める検出器8に供給され、 この検出器8で検出された再生信号のエンベロープ値が、アナログデジタル変換器(ADC)9を通じて位相ロックループ(PLL)手段7に供給される。これ により位相ロックループ手段7では、再生信号のエンベロープ値が所定値以上の ときのみ、再生信号からのデータクロックの抽出が行われるようにされる。そし てこのアナログデジタル変換器6で変換されたデジタル信号が、適応型デジタル 等化回路10に供給される。

[0031]

この適応型デジタル等化回路10には、アナログデジタル変換器9からの再生信号のエンベロープ値と、位相ロックループ手段7からの再生信号に対する位相ロックがされているか否かを示す検出信号が供給される。そして適応型デジタル等化回路10では、例えば再生信号のエンベロープ値が最大値の50%以上で、再生信号に対する位相ロックがされているときのみ、例えばLMS(Least Mean Square = 最小自乗法)アルゴリズムを用いて伝送路のインパルス応答を推定した重み付け係数が変更されるように制御が行われる。

[0032]

さらにこの適応型デジタル等化回路10からの信号がビタビデコーダー11に 供給される。このビタビデコーダー11では、例えば異なる重み付け係数で推定 された各々の伝送路のインパルス応答を用いて、パスメトリックが最大となる送 信シンボル系列の推定が行われ、算出されたパスメトリックの最大値が最大とな る送信シンボル系列が出力される。すなわち出力された送信シンボル系列は、適 応型デジタル等化回路10での最適なLMSの推定係数を選択しており、これに より推定誤差を低減してインパルス応答を正確に推定することができる。

[0033]

そしてこのビタビデコーダー11からの信号が、例えば誤り訂正符号(ECC) 復調回路12に供給され、例えば誤り訂正と同時にデジタルデータの再構築が行われる。さらにこの再構築されたデジタルデータが伸長回路(図示は省略)等に供給されて、記録時に行われた圧縮を元に戻す伸長が行われる。そしてこの信号がデジタルアナログ変換器(DAC)13でアナログ信号に変換されて、例えば映像及び音声信号のアナログ信号が出力端子14に取り出される。このようにして、例えばデジタル記録された映像及び音声信号の再生が行われる。

[0034]

従ってこの実施形態によれば、例えば上述の〔表1〕のケース4のように再生信号のエンベロープ値が最大値の50%以下のときに、適応型デジタル等化回路10で誤った重み付けが行われる恐れを解消することができる。ここで例えばエンベロープ値の閾値を設定して、その値より大きいエンベロープ波形の再生データのみ係数演算に使用する方法もあるが、エンベロープ波形は再生システム、記録媒体、あるいは記録装置にも依存するため、その時点での全システムで得られる最良条件で得られる再生信号を基準に設定しているものである。

[0035]

またこの実施形態によれば、例えば位相ロックループ手段7での再生信号に対する位相ロックがされていないときにも、適応型デジタル等化回路10での重み付け係数の変更が行われないようにしている。これは、例えば再生信号のエンベロープ値が閾値以上であっても、位相ロックループ手段7が位相ロックがされていなければ、このような信号を用いて係数の計算を行うと等化回路の特性を劣化させることが分かっているためである。すなわちデジタル等化回路では、サンプリング時の時間的な誤差までは補正できないことによるものである。

[0036]

こうしてこの実施形態において、入力信号のエンベロープ値を検出し、このエンベロープ値が所定値以上のときに適応型等化回路での重み付けの係数の変更を行うことによって、頻繁に連続した雑音が生じた場合にも誤った重み付けが行われることがなくなり、例えばトラッキング制御を行わない再生装置においても良好に適応型等化回路を採用することができる。

[0037]

これによって、従来の装置では、頻繁に連続した雑音が生じる場合には適応型 等化回路で誤った重み付けの係数が形成されてしまう恐れがあり、このため例え ばトラッキング制御を行わない再生装置には適応型等化回路を採用することがで きなかったものを、本発明によればこれらの問題点を容易に解消することができ るものである。

[0038]

すなわち上述の再生装置によれば、記録媒体からトラッキング制御を行わずに

再生信号を取り出す場合に、再生信号の等化を行う適応型等化回路を有し、再生信号のエンベロープ値を求める検出手段を設け、検出手段からのエンベロープ値に応じて適応型等化回路を制御することにより、頻繁に連続した雑音が生じた場合にも誤った重み付けが行われることがなくなり、例えばトラッキング制御を行わない再生装置においても良好に適応型等化回路を採用することができるものである。

[0039]

さらに上述の再生装置において、適応型デジタル等化回路10は、例えば図2に示すように構成されている。この図2において、入力端子20に供給される再生信号が、直列接続された複数の単位遅延手段21~24に供給される。なお、図2の実施形態では簡略化のため単位遅延手段を4段としたが、実際の装置では10段以上のものが用いられる。そしてこれらの単位遅延手段21~24の入力端及び出力端の信号がそれぞれ重み付け手段25~29に供給される。

[0040]

また入力端子 20 に供給される再生信号が演算回路 30 に供給されて、例えば LMS (Least Mean Square =最小自乗法) アルゴリズムを用いて伝送路のインパルス応答を推定した重み付けの係数 $C_1 \sim C_5$ が求められる。そして求められた係数 $C_1 \sim C_5$ が重み付け手段 $25 \sim 29$ に供給されて、単位遅延手段 $21 \sim 24$ からの信号にそれぞれ重み付けが行われる。さらにこれらの重み付け手段 $25 \sim 29$ からの信号が加算器 31 で加算されることよって再生信号の等化が行われ、等化された信号が出力端子 32 に取り出される。

[0041]

それと共に、上述のアナログデジタル変換器 9 からの再生信号のエンベロープ値と、位相ロックループ手段 7 からの再生信号に対する位相ロックがされているか否かを示す検出信号が演算回路 3 0 に供給される。そしてこの演算回路 3 0 では、上述の再生信号のエンベロープ値が所定値以上で、再生信号に対する位相ロックがされているときのみ、重み付けの係数 $C_1 \sim C_5$ の計算が行われる。さらに求められた重み付けの係数 $C_1 \sim C_5$ によって、重み付け手段 2 5 ~ 2 9 の係数が変更されるように制御が行われる。

[0042]

このようにして、この実施形態によれば、例えば上述の〔表1〕のケース4のように再生信号のエンベロープ値が最大値の50%以下のときに、演算回路30で誤った計算が行われる恐れを解消することができる。ここで例えばエンベロープ値の閾値を設定して、その値より大きいエンベロープ波形の再生データのみ係数演算に使用する方法もあるが、エンベロープ波形は再生システム、記録媒体、あるいは記録装置にも依存するため、その時点での全システムで得られる最良条件で得られる再生信号を基準に設定しているものである。

[0043]

またこの実施形態によれば、例えば位相ロックループ手段7での再生信号に対する位相ロックがされていないときにも、適応型デジタル等化回路10での重み付け係数の変更が行われ無いようにしている。これは、例えば再生信号のエンベロープ値が閾値以上であっても、位相ロックループ手段7が位相ロックがされていなければ、このような信号を用いて係数の計算を行うと等化回路の特性を劣化させることが分かっているためである。すなわちデジタル等化回路では、サンプリング時の時間的な誤差までは補正できないことによるものである。

[0044]

従ってこの実施形態においても、入力信号のエンベロープ値を検出し、このエンベロープ値が所定値以上のときに適応型等化回路での重み付けの係数の変更を行うことによって、頻繁に連続した雑音が生じた場合にも誤った重み付けが行われることがなくなり、例えばトラッキング制御を行わない再生装置においても良好に適応型等化回路を採用することができる。

[0045]

これによって、従来の装置では、頻繁に連続した雑音が生じる場合には適応型 等化回路で誤った重み付けの係数が形成されてしまう恐れがあり、このため例え ばトラッキング制御を行わない再生装置には適応型等化回路を採用することがで きなかったものを、本発明によればこれらの問題点を容易に解消することができ るものである。

[0046]

こうして上述の適応型等化回路によれば、入力信号を順次遅延する複数の単位 遅延手段と、これらの遅延信号をそれぞれ重み付けする複数の重み付け手段と、 これらの重み付けされた信号を加算する加算手段とを有し、複数の重み付け手段 の重み付け係数をそれぞれ入力信号に応じて変更してなる適応型等化回路であっ て、入力信号のエンベロープ値を求める検出手段を設け、検出手段からのエンベ ロープ値が所定値以上のときに重み付け手段での係数の変更を行うことにより、 頻繁に連続した雑音が生じた場合にも誤った重み付けが行われることがなくなり 、例えばトラッキング制御を行わない再生装置においても良好に適応型等化回路 を採用することができるものである。

[0047]

なお本発明は、上述の説明した実施の形態に限定されるものではなく、本発明 の精神を逸脱することなく種々の変形が可能とされるものである。

[0048]

【発明の効果】

従って請求項1の発明によれば、入力信号のエンベロープ値を検出し、このエンベロープ値が所定値以上のときに適応型等化回路での重み付けの係数の変更を行うことによって、頻繁に連続した雑音が生じた場合にも誤った重み付けが行われることがなくなり、例えばトラッキング制御を行わない再生装置においても良好に適応型等化回路を採用することができるものである。

[0049]

また、請求項2の発明によれば、適応型等化回路には、再生信号を順次遅延する複数の単位遅延手段と、これらの遅延信号をそれぞれ重み付けする複数の重み付け手段と、これらの重み付けされた信号を加算する加算手段とを有し、複数の重み付け手段の重み付け係数をそれぞれ再生信号に応じて変更すると共に、再生信号のエンベロープ値が所定値以上のときに重み付け手段での係数の変更を行うことによって、良好な適応型等化回路の制御を行うことができるものである。

[0050]

また、請求項3の発明によれば、再生信号の任意の位相にロックした信号を形成する位相ロックループ手段を設け、位相ロックループ手段で位相ロックがされ

ているときに重み付け手段での係数の変更を行うことによって、位相ロックが外れた場合にも誤った重み付けが行われることがなくなり、例えばトラッキング制御を行わない再生装置においても良好に適応型等化回路を採用することができるものである。

[0051]

さらに請求項4の発明によれば、入力信号のエンベロープ値を検出し、このエンベロープ値が所定値以上のときに適応型等化回路での重み付けの係数の変更を行うことによって、頻繁に連続した雑音が生じた場合にも誤った重み付けが行われることがなくなり、良好な適応型等化回路の制御を行うことができるものである。

[0052]

また、請求項5の発明によれば、再生信号の任意の位相にロックした信号を形成する位相ロックループ手段を設け、位相ロックループ手段で位相ロックがされているときに重み付け手段での係数の変更を行うことによって、位相ロックが外れた場合にも誤った重み付けが行われることがなくなり、良好な適応型等化回路の制御を行うことができるものである。

[0053]

これによって、従来の装置では、頻繁に連続した雑音が生じる場合には適応型 等化回路で誤った重み付けの係数が形成されてしまう恐れがあり、このため例え ばトラッキング制御を行わない再生装置には適応型等化回路を採用することがで きなかったものを、本発明によればこれらの問題点を容易に解消することができ るものである。

【図面の簡単な説明】

【図1】

本発明の適用される再生装置の一実施形態の構成図である。

【図2】

本発明の適用される適応型等化回路の一実施形態の構成図である。

【図3】

従来の適応型等化回路の説明のための図である。

【図4】

トラッキング制御を行わない記録再生装置の説明のための図である。

【図5】

その説明のための図である。

【図6】

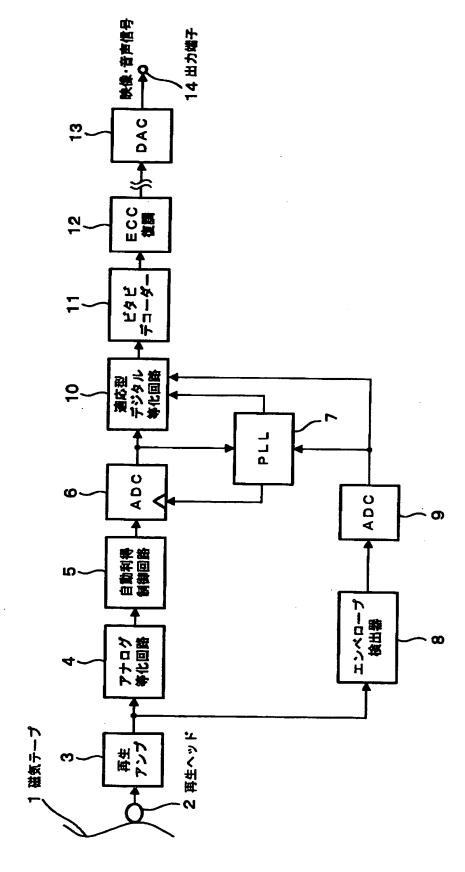
その説明のための図である。

【符号の説明】

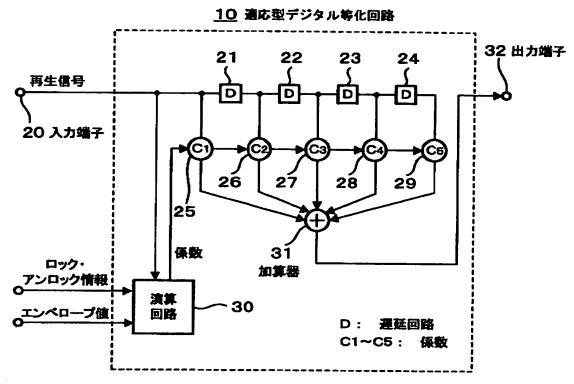
1…磁気テープ、2…再生ヘッド、3…再生アンプ、4…アナログ等化回路、5…自動利得制御回路、6…アナログデジタル変換器(ADC)、7…位相ロックループ(PLL)手段、8…エンベロープ値の検出器、9…アナログデジタル変換器(ADC)、10…適応型デジタル等化回路、11…ビタビデコーダー、12…誤り訂正符号(ECC)復調回路、13…デジタルアナログ変換器(DAC)、14…出力端子、20…入力端子、21~24…単位遅延手段、25~29…重み付け手段、30…演算回路、31…加算器、32…出力端子

【書類名】 図面

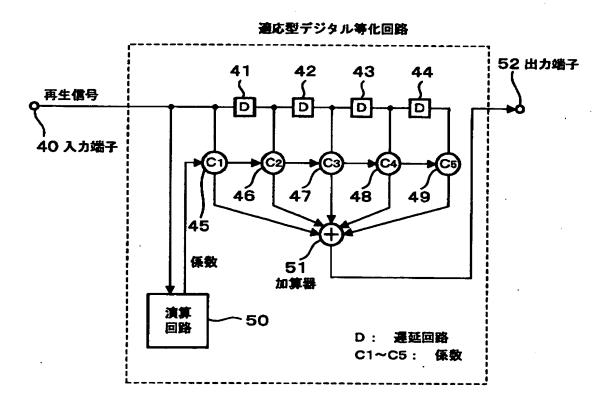
【図1】



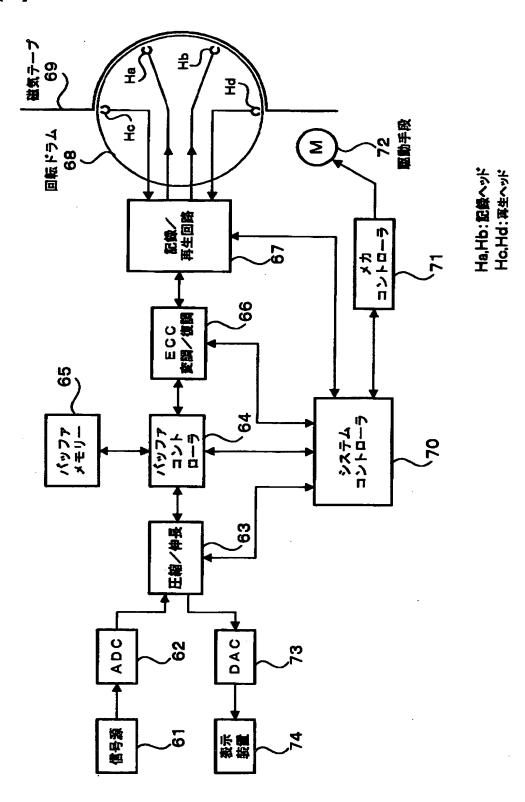
【図2】



【図3】

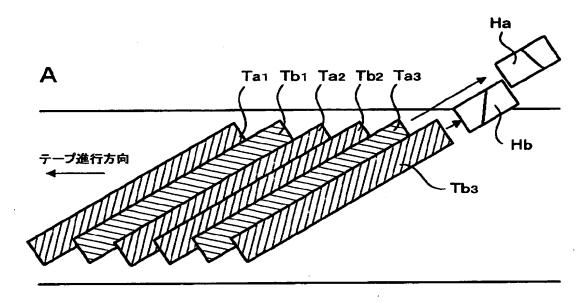


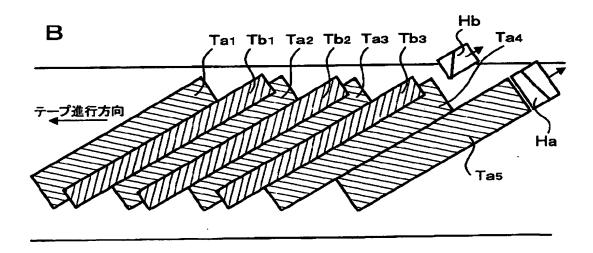
【図4】



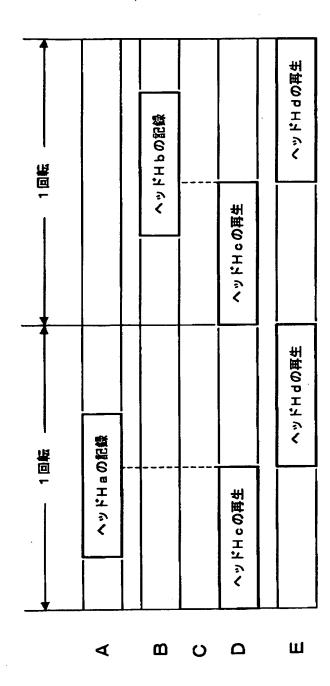
出証特2001-3022586

【図5】





【図6】



【書類名】

要約書

【要約】

【課題】 トラッキング制御のない再生装置に適応型等化回路を用いる。

【解決手段】 入力端子 20 に供給される再生信号が、直列接続された複数の単位遅延手段 $21\sim24$ に供給され、入力端及び出力端の信号がそれぞれ重み付け手段 $25\sim29$ に供給される。また入力端子 20 に供給される再生信号が演算回路 30 に供給されて重み付けの係数 $C_1\sim C_5$ が求められる。そして単位遅延手段 $21\sim24$ からの信号にそれぞれ重み付けが行われ、加算器 31 で加算されることよって再生信号の等化が行われて出力端子 32 に取り出される。それと共に演算回路 30 では、再生信号のエンベロープ値が所定値以上で再生信号に対する位相ロックがされているときのみ、重み付けの係数 $C_1\sim C_5$ の計算が行われ、求められた重み付けの係数 $C_1\sim C_5$ によって重み付け手段 $25\sim29$ の係数が変更されるように制御が行われる。

【選択図】

図2

出願人履歴情報

識別番号

[000002185]

1. 変更年月日 1990年 8月30日

[変更理由]

新規登録

住 所

東京都品川区北品川6丁目7番35号

氏 名

ソニー株式会社